

3상 유도전동기의 운전을 위한 PWM방식 비교 - Optimal PWM 과 Natural PWM 중심으로 -

이 윤종
서 기영
정 통화
김 흥명

한양대학교

1. 서 론

PWM 인버터는 일반산업계에 크게 각광을 받아 UPS<1>, SFC<2>, VS D<3>에 널리 적용되어 왔으며 최근에 와서는 바이리스터 성능의 개선과 스위치 소자(GTO, POWER MOSFET, POWER TRIODE 등)의 개발로 구동회로가 간단해졌으며 LSI 기술향상과 Microprocessor의 도입으로 더욱 세분화된 정밀 제어를 할 수 있게 되었다.<4>

이전에 사용되어 왔던 구형파 또는 Natural Sampling 방식<5>은 설치기법이 간단하여 많이 사용되어 왔으나 인버터 출력단에 전압의 고조파성분이 많이 포함된다. 이 고조파의 영향으로 전동기가 과열되고 손실이 증가하게 되며 토크의 맥동이 일어나게 되는 데 이를 해결하기 위해 여러 PWM방식이 연구되어 오고 있다.<6>

그중 Optimal 스위치방식은 인버터에 궁금한 부하의 상태변수에 따라 임의로 선정된 평가함수를 최소화하여 스위치각을 구하는 방식이며 고조파손실을 만족할 만큼 제거시킬 수 있다. 그러나 높은 스위치 주파수가 필요한 저속도운전에서는 많은 스위치각이 필요하게 되며 이 때는 스위치각 계산에 어려운점이 많다.<6-8>

본 연구에서는 이러한 점을 감안하여 고조파 손실면에서 Natural PWM방식과 Optimal PWM방식을 비교하여 속도에 따른 가장 적절한 번조방법을 선정하였다. 이 결과 최소의 고조파손실로써 효율적인 운전을 할 수 있게 된다.

2. 전동기운전을 위한 스위치방법

Optimal PWM방법은 표피효과를 무시한 고조파동손을 최소화하여 스위치각을 구하는 이론이다.<6>

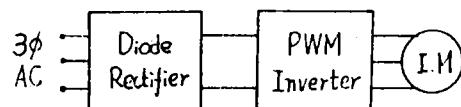


그림 1. 가변속 3상 유도전동기의 시스템

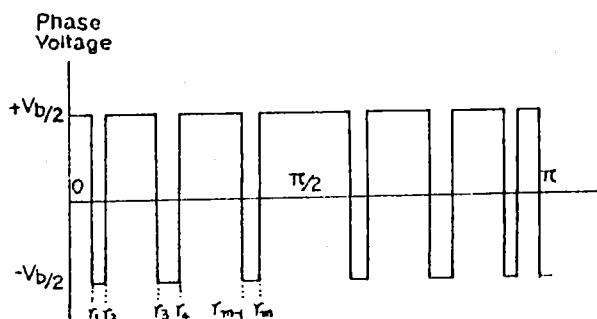


그림 2. 인버터의 출력 상전압

그림 1은 3상 유도전동기 구동 시스템이며 그림 2는 인버터 출력단에 나타나는 상전압 $V(\gamma)$ 로써 반파대칭이며 크기 $\pm V_b / 2$ 를 갖는 Pulse Train으로 가정하였다. V_k 는 P.U.K 차 고조파 전압이고 f_i 이 P.U 기본각주파수라고 하면 K차 고조파전류는 다음과 같다.

$$I_k = V_k / (Kf_i X) \quad (1)$$

여기서 X 는 P.U 누설리액턴스이며 K차 고조파손실이 $I_k^2 \cdot R_k$ 이므로 다음과같이 표현할 수 있다.

$$P_{loss} = \sum_{k \neq 1} I_k^2 R_k = 1/X^2 \sum_{k \neq 1} \left(\frac{V_k}{Kf_i} \right)^2 R_k \quad (2)$$

여기서 R_k 는 전동기저항이며 고조파의 영향을 받지않고 일정하다고 가정하면 고조파동손은 다음량에 비례한다.

$$\alpha = \sum_{k \neq 1} \left(\frac{V_k}{Kf_i} \right)^2 \quad (3)$$

概要

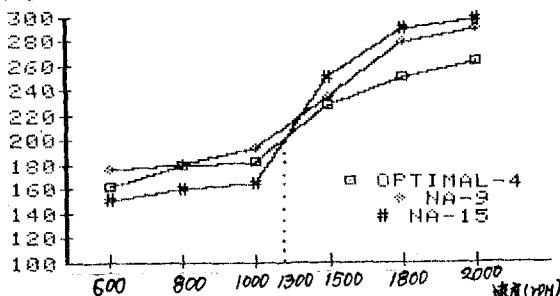


그림 3. 속도에 따른 손실곡선

Natural PWM방식과 Optimal PWM방식의 이론에서 구한 스위칭각으로 실제 3상 유도전동기를 운전시켰을 때 전동기속도에 대한 각 스위칭방식의 손실을 그림 3에 나타내었다. 600 rpm에서 $V_i = 0.5$ (P.U.), 출력 주파수는 23 (Hz)로 운전하였고 1800 rpm에서 $V_i = 1$ (P.U.), 출력 주파수는 65 (Hz)로 운전하였다. 인버터는 출력전압 V_i 과 주파수를 조절하여 전동기를 600 rpm에서 2000 rpm까지 운전하였으며 모든 속도에서 부하토크는 1Kg증으로 하였다.

인버터에 의해 운전되는 유도전동기 손실은 펄스수가 증가함에 따라 감소되지만 그림 3에 나타난 바와같이 단위시간에 출력되는 펄스수가 인버터의 동작제한을 넘어서면 오히려 손실이 증가하게된다.

본연구에서 설계제작한 인버터의 경우는 그림 3에 나타난 바와같이 전동기 속도가 1300 rpm 이하일 경우에는 Natural PWM 방식으로 1300 rpm 이상일 경우에는 M=4인 Optimal PWM 방식으로 운전 시켰다. Optimal PWM 이론에 의한 방식은 같은 펄스 수에 있어서 Natural PWM 방식에 비하여 매우 적은 손실로 운전시킬 수 있으나 M값에 따른 α_m^* 의 계산시간이 기하급수적으로 증가하므로 M값을 계산하는데 어려운 점이 있게된다. 본 연구에서 α_m^* 의 계산을 위하여 사용된 계산기는 VAX 780이며 M에 따른 계산시간은 다음표와 같다.

M	TIME
2	10(SEC)
3	5(MIN)
4	4(HOUR)
5	2(DAY)
6	7(DAY)

표 1. Optimal 이론에 의한 계산시간

3. 결론

Optimal PWM 방법은 전동기손실과 토크역동을 야기하는 바람직하지 못한 고조파분을 적절한 평가함수로 정하고 이 평가함수를 최소화하는 스위칭각을 구하는 이론이다.

Optimal PWM 방법과 정현파 PWM 방법을 비교분석하였으며 속도범위의 특정부분에서 가장 적절한 PWM 방법을 쉽게 선정하여 전동기를 효율적인 상태로 운전시킬 수 있다.

본 연구에서 나타난 결과는 다음과 같다.

1) Optimal 방식에서 평가함수는 표피효과를 무시한 고조파 등손이며 특정기계에 대한 상세한 손실계산을 고려하지 않고 "V/F = 일정"으로 변조기법을 적절히 선정할 수 있다.

2) 높은 스위칭주파수에 의한 저속도동작에서는 Natural방법이 우수하며 이 때 Optimal 방법은 스위칭각계산이 어렵고 손실면에서도 개선이 되지 않는다.

3) 전동기속도가 증가하면 한 주기당 스위칭횟수를 감소시켜야 하는데 이 때 손실과 Peak전류의 크기에 대하여 Optimal PWM방식이 Natural PWM 방식보다 우수하다.

4) PWM방식은 한주기당 적은 스위칭수를 가지는 Step-Step동작 이전에 사용되어야 하므로 주의깊게 PWM방법을 선정하여야 한다. 왜냐하면 변조기법의 잘못된 선정은 많은 고조파 손실과 전동기의 과열을 초래하기 때문이다.

참고문헌

<1> PHOIVOS D. ZIOGAS.: 'Optimum voltage and harmonic control PWM techniques for Three-phase static UPS systems' IEEE Trans. 1980. IA-18. (4), pp 542-546

<2> BOWES, SR., CLARE, J. C., and CLEMENTS, R. R.: 'Transient performance of inverter system'. IEE Proc. B. Electr. Power Appl.. 1982. 129. (6). pp 301-314

< 3 > BOWES, S.R., and CLEMENTS, R.R.: 'Digital computer simulation of variable speed PWM Inverter-machine drives', IEE Proc. B, Electr. Power Appl., 1983, 130, (3), pp 149-160

< 4 > S.R.BOWES, ph.D., C Eng., M.I.Mech.E., M.I.E.E., and J.Clare, B.Sc., 'Steady state performance of PWM inverter drives', IEE Proc. B, Electr. Power Appl., 1983, 130, (4), pp 229-242

< 5 > 이운종, 정동화, 김경환, 'PWM Inverter로 구동되는 유도전동기 동작 해석', 1984 학계 학술연구발표회 논문 초록집 전력전자분야

< 6 > 이운종, 정동화, 김경환, 'Optimal PWM Inverter로 제어되는 유도전동기 운전에 관한 연구', 1985 춘계 학술연구발표회 논문초록집 전력전자분야

< 7 > BOWES, S.R.: 'New sinusoidal pulsewidth-modulated inverter', IEE Proc., 1975, 122, (11), pp 1279-1285

< 8 > PATEL, H.S., and HOFT, R.F.: 'Generalised techniques of harmonic elimination and voltage control in thyristor inverters: part I-harmonic elimination', IEEE Trans., 1973, IA-9, pp 310-317