

[VI-21]

Addressibility and dynamic margin in AC-PDP with ramp resets pulses

정용환, 안정철, 최명철, 조태승, 정진만, 김태영, 임재용, 정민우, 최성혁,
김성수, 김순배, 고재준, 이춘우, 조광섭, 최은하
광운대학교 전자물리학과 / PDP 연구센터

본 실험은 궁극적으로 coplanar AC-PDP 구동의 고효율(η)과 고화질을 목표로 두고 있는 기초 물리 실험이다. AC-PDP의 최적화는 이 외에 많은 요소를 가지고 있으므로 다각도로 고찰하여야 한다. 이번 연구에서는 VDS(versatile driving simulator)를 이용하여 ramp resets pulses에서의 addressibility를 dynamic margin의 관점에서 조사하였다. AC-PDP panel의 구조는 R, G, B 3개의 cell이 모여 한 개의 화소를 이루고 있으며, R, G, B 각각의 V_f 가 다르게 되어 있다. 그에 따라 같은 V_f 에서도 V_a 가 각각 다르다. 그러므로 실험을 통해 panel에서 R, G, B의 V_f - V_a 공통 영역을 최적화하려는데 의미를 두고 있다.