

Analog 電子計算機

(II 號製作完成報告)

李 柱 根*

本誌를 통해서 이미 報告된 바 있는 analog 電子計算機의 第1號試作品을 수습에 다시 大幅 改造하고 大容量으로 製作完了하여 지난 3月 10日에 試運轉을 끝마쳤음으로 이에 報告하는 바이다.

線形演算器의 性能은 이미 報告된 바 있음으로 再論을 避하고 設計에 있어서 留意한 點 몇 가지를 들고, 이 計算機의 主要構成要素와 간단한 試驗結果를 報告하기로 한다.

둘째로 自動制御系의 simulation을 構成할 때 cord 하나만으로서 (보통은 여려 조작으로 構成) feed back演算 impedance 를 다른 조작이 없이 數個種類의 回路構成이 손쉽게 自由로 하 선택될 수 있도록 한 點인데相當한 복잡성을 避할 수 있고 또한 迅速히 回路構成이 된다.

둘째로 高速度電子 switch로서 反復되는 演算時間을 低速度의 slow type에 까지 적용할 수 있게 한 點이다. 따라서 電子 switch로서動作되는 演算時間이 低速度의 slow type과 高速度의 repetitive type의兩用이自由롭게 한 點이다. (原來 slow type은 電子 switch로서演算이 되지 않음)

電子 switch를動作시 카는 演算用信號는 multivibrator로서 이루여지는 高速度의 gate signal을 通하여 超延回路를挿入하여一定한時間의 延延을 시켜서 slow type로서 反復이된다. 따라서 解를 求할 때 oscilloscopic로서 활용할 수도 있고 pen記錄計로서 記錄할 수가 있다.

한個의 演算器에서 여려 種類의 傳達函數의 實現은 그 뒤에 1에서와 같이 增幅器의 feed back impedance 를 (精密可變抵抗과 精密加變 condenser를 한個式自藏)自由로 하 patch cord 한個의 간단한 連結로서 希望하는 演算器가 임의로 選擇된다.

한個의 增幅器의 例인대 jack 1과 2에 薄은 cord를 꽂았을 때에는 加算積分器가 되고, 3과 4에 꽂았을 때에는 加算器가 된다. 1과 2, 3과 4에 同時に cord를 꽂았을 때에는 $\frac{K}{1+Ts}$ 型의 傳達函數를 나타내는 演算器가 되며, 이때 入力 impedance도 tie-point을 결치면 2次系의 傳達函數가 된다. 2와 3에 cord를 꽂으면 微

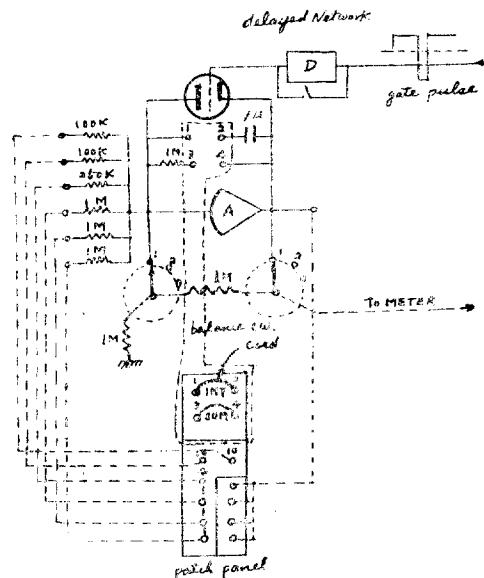


그림 1

分器가 된다.

이 외에도 tie point을 간단히 결절 때에는 1個의 增幅器로서 數十種類의 演算回路가 1個乃至 2個의 cord만으로써 選擇되도록 하였다. 이와 같은 方法은 여려 個의 演算器를 使用할 때 복잡성을 避할 수 있고, 또한 能率의이고, 演算器의 誤差를 避할 수 있다.

이와 같이 feed back impedance端子 1, 2, 3, 4를 cord 하나로서 접속하게 함으로써 1個의 演算器가 萬能演算器가 손쉽게構成되며 patch panel에서 현저한 복잡성이 避하여 진다. 그리고 control panel에서는 모든 演算器, 係數器等의 control은勿論, 各 元素의 調正도 간단히 되도록 하였다.

다음에 演算器는 自乘特性을 利用한 型(高速型)이며 函數發生器는 一般化된 型과는 다르게 獨自의으로 設計한 것이다.

이에 對한 報告는 後에 할가 한다.

*仁荷工大 教授

또한 process control 系의 研究를 할 目的으로 random noise source 를 別途로 방금 제작 중이다.

本機의 完成된 演算器는 線形演算器로서 加算積分器 30臺, 加算器 24臺, 符號變換器 2臺, 係數倍器 28個中 1個는 標準用으로 wire wound helical potentiometer 이고, initial condition 이 16 set, 演算增幅器 4臺, 標準可變演算 impedance 抵抗 (0~1 M) 10組 1式과 condenser ($0\sim 1 \mu F$) 10組 1式 acc.±1% 用을 豊備로 設置하였으며, 各 演算器에 使用된 演算 impedance 抵抗, condenser 는 모두 acc.±1% 의 것으로 組立하였다.

非線形演算器로서는 乘算器 2臺, 函數發生器 1臺, cliper 式 非線形演算器 (saturation, dead zone, backlash, comparator) 1式, 各種 非線形 element (diode, silicon 등 patch panel 에 自藏) 1式 等으로構成하였고,

其他 制御 panel 1式, 指示 oscilloscope 2臺, gate函數發生器 1臺, 電源裝置 3式, 多現象觀測用電子 switch 1式, pulse generator 1臺, patch panel 1式, test panel 1式, control panel brockdiagram 1式 등으로構成되어相當한範圍의 演算을 할 수 있는데 그 外觀은 그림 2와 같다. 이제 더追加를 要하는 것은 乘算器 2臺 정도 더必要하겠으나 그 外에는 더必要 없는 것으로 본다. 試運轉에서 test로서 몇 가지 方程式을 풀것을 친영한 것이 그림 3이다.

(a)는 運動方程式 (2次)의 解인데, 振動, damping, 減衰振動을 나타낸 것이고, (b)는 “탁구공”을 落下 하였을 때 공이 뛰어가는 모양이다. (물론 공 무게에 따라 다르다.), (c)는 速度와 加速度를 나타내며, (d)는 矩形波와 正弦波를 加算한 解이다.

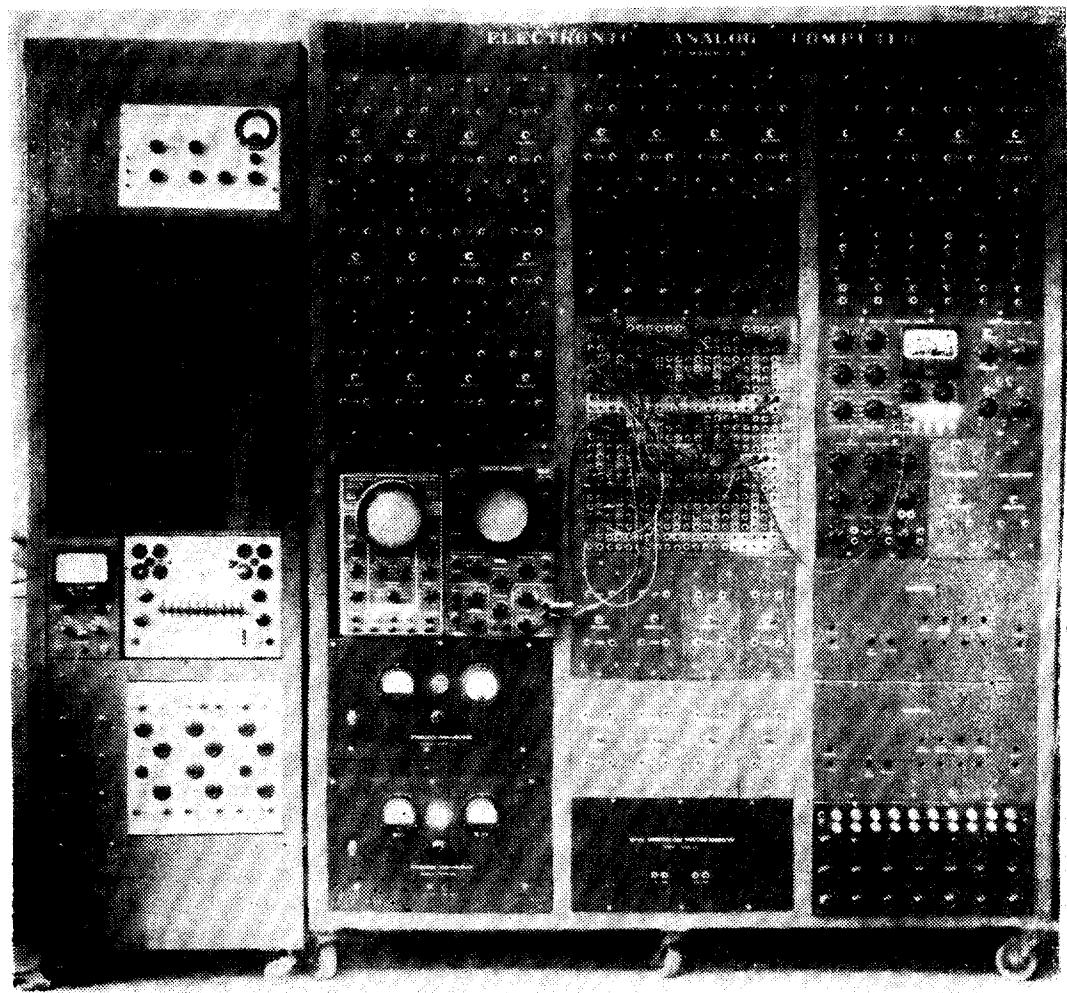
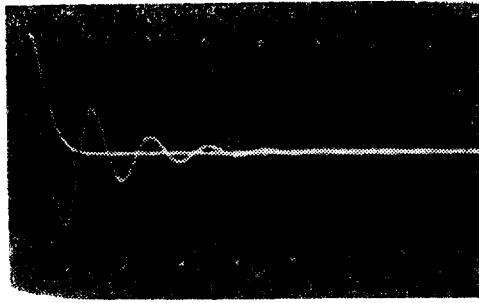
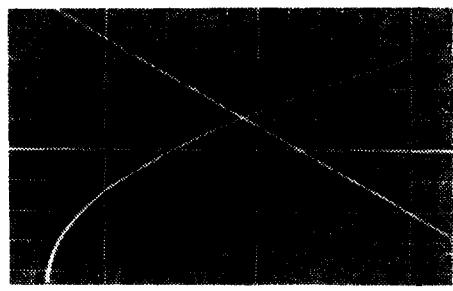


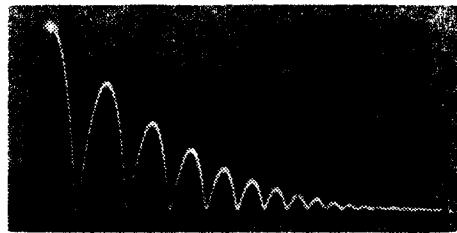
그림 2



a) 運動方程式의 解: 振動, damping, 減衰振動

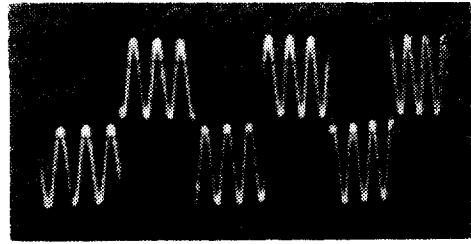


(c) 速度 및 加速度의 解



(b) 탁구공을 落下하였을 때

그림 3



(d) 矩形波와 正弦波의 加算

(1964年5月13日接受)

職場別 本會 連絡責任者 一覽表

職場名		連絡者		職場名		連絡者		職場名		連絡者	
本舊華清蟾寶槐寧馬三唐往光	別用平津城山越山涉人里斗	館館水水力力力力力力	李宗光史孔李係橫申林金朴喜成基世林主	哲換遇祥吉植萬相基煥沫銀煥基	韓	木釜春蟾電處處京京江	油山火江氣電運水微畿濱原	頭所事務務試驗支色支營	敗微植丸秀萬植培爐世國	崔朴林申尹朴李吳閔朴	忠大全全全全全全
韓	韓	韓	韓	韓	韓	韓	韓	韓	韓	韓	韓
學校	延漢陽工大	梁興鍤楊仁應允鍤	學校	仁朝朝	荷鮮明	工工知	大天圭	柱種姜錫	根天圭	學校	大田工業高等專門
國際現代永	電氣建設業株式會社	企業社	尹楨林仁變	信中央電氣通信試驗所	善申基	力研所	子石公	力炭公	研究公	所社	鄭萬雲崔龍
國	國際電氣企業社	企業社	大賢珠賢	星云輝長	成芳洛嚴	川石公	機公	機公	工公	業所	金烈鶴然李相炳
國	現代建設企業株式會社	企業社	大賢珠賢	星云輝長	成芳洛嚴	川石公	機公	機公	工公	業所	金烈鶴然李相炳